



Sertifikat Pelatihan

Certificate of Training

NO. 746729

MENYATAKAN, BAHWA
This to certify that

Bartolomeus Yoel Heriyanto

TELAH MENGIKUTI PELATIHAN
has completed the training of

Membuat Rancangan Rangkaian Elektronika Dasar
Developing Basic Electronic Circuit Designs

YANG DILAKSANAKAN PADA
Was held on

22 September - 27 September 2025

Jakarta, 27 September 2025

Rektor
Universitas Gunadarma



Sertifikat ini telah ditanda tangani secara elektronik sesuai dengan standard yang berlaku dan diakui secara sah oleh hukum.

Prof. Dr. E. S. Margianti, SE, MM



Pelatihan

Membuat Rancangan Rangkaian Elektronika Dasar

Course Title

Developing Basic Electronic Circuit Designs

Materi	Subjects
Menerapkan Prosedur Keamanan, Kesehatan, dan Keselamatan Kerja (K3) Elektronika	Implementing Electronics Occupational Safety, Health, and Security (K3) Procedures
Melakukan Reverse Engineering pada Perangkat Elektronika	Performing Reverse Engineering on Electronic Devices
Merancang Rangkaian Elektronika Dasar	Designing Basic Electronic Circuits
Merancang Rangkaian Impedansi Elektronika Dasar	Designing Basic Electronic Impedance Circuits
Merancang Rangkaian Konverter DC ke DC	Designing DC-to-DC Converter Circuits
Merancang Rangkaian Elektronika Pengubah Sinyal Analog-Digital	Designing Analog-to-Digital Signal Conversion Circuits
Merancang Rangkaian Elektronika Digital	Designing Digital Electronic Circuits
Merancang Rangkaian Elektronika Equivalen Pengganti Rangkaian Logika Digital	Designing Equivalent Electronic Circuits to Replace Digital Logic Circuits
Merancang Rangkaian Elektronika Sistem Kontrol pada Motor DC	Designing Control System Electronic Circuits for DC Motors

Jakarta, 27 September 2025

Rektor

Universitas Gunadarma



Sertifikat ini telah ditanda tangani secara elektronik sesuai dengan standard yang berlaku dan diakui secara sah oleh hukum.

Prof. Dr. E. S. Margianti, SE, MM